



# Ingeniero FPGA Senior

DAS PHOTONICS

## Descripción

Buscamos profesionales con perfil Ingeniero FPGA Senior para ampliar el equipo de FPGA.

### Estudios mínimos

Ingeniería Superior - Ingeniero de Telecomunicación

**Experiencia mínima:** Al menos 5 años

### Conocimientos necesarios

VHDL

Python

Electrónica Digital

Telecomunicaciones

Procesamiento de señales

Trabajo en equipo

Documentación

Xilinx

Verilog

Diseño de productos

### Requisitos mínimos

- Ingeniería o Grado Universitario en Electrónica/Telecomunicaciones o similar
- Al menos 5 años de experiencia en diseño VHDL para FPGA.
- Diseño de electrónica digital: comunicación de buses y memorias.
- Experiencia en estrategia de verificación de VHDL.
- Dominio de la programación en VHDL o Verilog: experiencia trabajando con herramientas de simulación y verificación.
- Dominio de herramientas de Xilinx para desarrollo, simulación, verificación y validación.
- Conocimiento del entorno de desarrollo de microprocesadores, procesamiento de datos de FPGA y herramientas de síntesis.
- Conocimientos avanzados en PCIe, ADC de alta velocidad y DMA.
- Comprensión y conocimiento práctico del diseño de productos y sus procesos.
- Buenas dotes comunicativas para el trabajo en equipo
- Profesional con capacidad para afrontar nuevos retos y orientación a resultados.
- Experiencia previa para liderar y gestionar equipos de 5 a 7 personas de jóvenes ingenieros.

### Funciones principales

- Programación en VHDL. · Diseño de firmware FPGA para producto electrónico de comunicaciones.
- Desarrollo de algoritmos de FPGA para el procesamiento de señales de alta velocidad. · Participación muy activa en toda la definición de la arquitectura, diseño y desarrollo del sistema.
- Contribuir a la investigación, al desarrollo tecnológico y a la ejecución de programas/proyectos para generar nuevos productos y/o productos mejorados.
- Análisis de requisitos y especificaciones de producto, definición, gestión y verificación de requerimientos internos. · Creación de la documentación del diseño, standards de desarrollo.
- Validación/Testeo de desarrollos (utilizando Python), así como generación de informes de test.
- Liderar el equipo de FPGA para cumplimiento de los requisitos marcados.
- Seguimiento de la planificación del software del proyecto.
- Colaboración con sus homólogos en otros equipos durante las reuniones de coordinación. · Verificación de las tareas del equipo
- Mentorización/Tutorización de ingenieros junior tanto en metodologías como en buenas prácticas.